

PROGRAMMERINGSHJÄLPMEDEL FÖR  
INTEL 4040

PER WOLGAST  
JANUSZ MISZCZUK

RE-172 Januari 1976  
Inst.för Reglerteknik  
Lunds Tekniska Högskola

TILLHÖR REFERENSBIBLIOTEKET  
UTLANAS EJ

## INNEHÅLLSFÖRTECKNING

Abstact	2
Sammanfattning	3
1. Introduktion	4
2. Assembler för INTEL 4040	5
2.1 Macrodefinitionsfilen ASS40	6
3. Laddare för INTEL 4040	11
3.1 Huvudprogrammet MAIN40	12
3.2 Relokeringssubrutin REL40	13
3.3 Varningsutskriften	16
4. Rutinen MULT	17
5. Rutinen DIV	20
6. Referenser	22

## A B S T R A C T

At the department of Automatic Control has been developed a programming tool for INTELS microcomputors, mainly for INTEL 8008 (1).

When INTEL 4040 became available on the market it seemed natural to adapt this programming tool the new microcomputer.

Thus the report is about developing a programming tool for INTEL 4040 and the departments PDP:15 has been used as a host computer.

That means:

1. A macrodefinition file has been written in order to be able to use the PDP:15 assembler.
2. We have modified the loader (load 8 - load 40) by:
  - A. Making some changes in the main program (MAIN8 - MAIN40).
  - B. Writing a new relocating subroutine. (REL8 - REL40)
3. We have written 2 routines which we consider necessary for many applications namely:
  - A. A routine, MULT, which multiplies two 8-digit numbers with each other.
  - B. A routine, DIV, which divide a 16-digit number a 8-digit number.

## S A M M A N F A T T N I N G

Vid institutionen för reglerteknik har någån ett arbete med utveckling av programmeringshjälpmedel för INTELS mikrodata huvudsakligen INTEL 8008 (1).

När INTEL 4040 kom ut på marknaden föreföll det naturligt att anpassa detta programmeringshjälpmedel till den nya mikrodata.

Examensarbetet omfattar alltså framtagande av programmeringshjälpmedel för INTEL 4040 och institutionens PDP:15 har använts som värddata. Det innebär:

1. En macrodefinitionsfil har skrivits för att man skall kunna använda PDP:15s assembler.
2. Vi har modifierat laddaren (LOAD8 - LOAD40) genom att
  - A. Göra vissa ändringar i huvudprogrammet (MAIN8 - MAIN40).
  - B. Skriva en ny relokeringsrutin (RELB - REL40).
3. Vi har skrivit två rutiner som vi anser vara nödvändiga i många tillämpningar nämligen:
  - A. En rutin MULT, som multiplicerar två stycken 8-bits tal med varandra.
  - B. En rutin DIV, som dividerar ett 16-bits tal med ett 8-bits tal.

1.

## I N T R O D U K T I O N

Det är en avsevärd fördel att kunna använda en stor dator som värddator när man skall kompilera program för en mikro dator. Man kan bl. a. använda värddatorns kraftfulla editor och överlägsna minneskapacitet. För att kunna utnyttja PDP:15:s assembler till att generera kod för INTEL 4040 har vi skrivit en macrodefinitionsfil ASS40, där mikro datorns instruktioner definieras och som alltid assembleras tillsammans med mikro datorprogrammet. Den relokerbara kod som blir resultatet av assemblerns arbete tas om hand av programmet LOAD40 som relokerar och länkar ihop subrutiner. LOAD40 producerar relokerad kod på hållremsa som direkt kan matas in i mikro datorn. Man får även en utskrift på radskrivare av den binära koden.

## 2. ASSEMBLER FÖR INTEL 4040

Uppgiften för assemblern är att översätta instruktionssymboler och adresssymboler till numeriska värden. Adresserna behandlas automatiskt korrekt och om instruktionssymbolerna förs in i en User's Symbol Table så känner assemblern igen dem och lägger ut rätt kod. Vissa instruktioner kan definieras genom direkt assignment statements medan mera komplicerade anges genom macro-definition. PDP:15:s assembler letar igenom användarens symboltabell före den permanenta symbol tabellen där PDP:15:s instruktioner är lagrade. Det gör alltså inget om man använder samma symboler, vilket inte är fallet på alla datorer. Pseudooperations- och systemmacrodefinitions tabellen söks visserligen igenom före användarens symboltabell men dessa instruktioner inleds alltid med en punkt så det är ingen risk att de förväxlas med mikrodatorkonstruktioner. (En pseudoinstruktion används för att modifiera assemblerns arbete. En sådan kan t. ex. avgöra om vissa instruktioner skall läggas ut beroende på om en symbol har värdet mindre än noll.)

PDP:15:s instruktionslängd är 18 bitar medan mikrodatorns bara är 8. En av laddarens uppgifter är därför att plocka ut de sista 8 bitarna.

## 2.1 MACRODEFINITIONSFILEN ASS40

En listning av ASS40 finns i Appendix 1. För en komplett sammanställning av instruktionsrepertoaren se (2).

### 1. Ettordsinstruktion.

A. Instruktionerna som alltid har samma kod tilldelas värde genom direkt assignment statement. T. ex.

```
CLC = 360      (clear carry)
```

B. Instruktioner som innehåller data eller referenser till något register i de 4 sista bitarna definieras med en macro. För en komplett sammanställning av PDP:15:s assembler se (3). Ex.

```
.DEFIN  ADD,R
```

```
178R+200
```

```
.ENOM
```

200 är instruktionskoden med nollor i registerbitarna.

Macrons namn är ADD och R är parameter. Macro anropas genom att skriva t. ex.

```
ADD  R8
```

där R8 tidigare har tilldelats det oktala värdet 10.

(Assemblern tolkar alla tal som oktala om det inte finns en pseudooperation som ändrar på detta).

Det finns inga prioritetsregler utan evalueringen av uttrycken sker från vänster. Tecknet & betecknar logiskt OCH i varje position.

Ex.

```
.DEFIN LDM,DATA
17&DATA+320
.ENDM
```

I anropet kan parametern vara en symbol men också ett tal.

- C. Vissa instruktioner innehåller referenser till ett registerpar. Detta anges ömsom med ett udda tal och ömsom med ett jämnt. För att programmeraren skall slipa hålla reda på detta har en macro definierats där sista biten i R ignoreras. Ex.

```
.DEFIN FIN,R
16&R+60
.ENDM
```

## 2. Tvåordsinstruktioner.

- A. Två instruktioner, JUN och JMS, innehåller en 12 bits adress. Operationskoden för JUN är:

Ord 1      0100    AAAA

Ord 2      AAAA    AAAA

Macro definieras

```
.DEFIN JUN,A
100
A
.ENDM
```

Här läggs alla 12 bitarna för adressen A i ett ord. Det är sedan laddarens uppgift att föra över de 4 mest signifikanta bitarna till första ordet.



B. Instruktionerna ISZ och JUN innehåller en adress på 8 bitar. De kan alltså endast adressera en av 16 sidor (=256 ord) av minnet, dvs samma sida som instruktionen ligger i. Ett anrop av respektive macro lägger dock ut 12 bitar som laddaren sedan korta ner till 8.

Laddaren kan då kontrollera om adressen verkligen ligger inom samma sida som instruktionen och ger annars varningsutskrift på teletype. Programmeraren får i så fall stuva om i programmen, framförallt ändra läge på subrutinerna. Detta kan dock ge upphov till nya varningsutskrifter. Programmeraren bör i stället se till från början att hoppadressen inte ligger för långt från instruktionen och även försöka att inte använda dessa instruktioner för mycket. Annars kan man alltid skjuta in 2 stycken villkorliga hoppinstruktioner med 12 bits adress. I stället för följande instruktion

```
IF  A=0 ISZ  ADRESS1
```

används

```
IF  A=0 ISZ  ADRESS2
```

```
IF  A=1 JUN  ADRESS2+2
```

```
ADRESS2  JUN  ADRESS1
```

Kommentar: Om ett visst villkor är uppfyllt så hoppar programmet till ADRESS1

JUN står för Jump UNconditional och är en tvåordsinstruktion.

Instruktionen JCN är egentligen uppdelad i 16 st där ett hopp sker om ett valt villkor är uppfyllt. Man kan alltså välja mellan 16 olika villkor som specificeras i bitarna som här har separerats med C C C C

	Operationskod
JCN	0001 C C C C
	AAAA AAAA

Innehållningen av instruktionen är: hoppa till adressen inom samma sida om villkoret C C C C är uppfyllt. Detta villkor består egentligen av 3 st andra villkor som är: är accumulatorn = 0, är carryn = 1, är testsignalen = 0. C C C C kan sedan specificera ett av dessa tre villkor och ett hopp utförs om detta är uppfyllt. C C C C kan även specificera 2 villkor och hopp utförs då om något av dessa är uppfyllt och samma sak med tre villkor. Detta ger  $\binom{3}{1} + \binom{3}{2} + \binom{3}{3} = 7$  st villkor. Man kan även komplettera dessa villkor. Det innebär att hopp sker om ett specificerat villkor (av tre möjliga) inte är uppfyllt, om två specificerade bägge inte är uppfyllda och slutligen om alla tre villkoren inte är uppfyllda. Detta ger 7 nya villkor. De två återstående instruktionerna är No Operation som redan finns och Jump UNconditional som också finns tidigare men med 12 bitars adress vilket är betydligt bättre (för samma längd på instruktionen = 2 ord)

Programmeraren skall naturligtvis inte behöva hålla reda på vilken kod som ger vilket villkor så därför har vi skrivit 15 st macrodefinitioner där den mnemoniska koden i macroprogrammet avgör vilken macro som används och där-

med vilken kod som läggs. Villkoren: är testsignalen = 0 får då beteckningen T, är carryn = 1 betecknas med C och är accumulatorn = 0 skrivs med Z. Att man har eller-operationer mellan dessa villkor anges med T som står för True och att man komplementerar villkoren betecknas med F ( False). Detta tecken följer direkt efter J ( Jump ). Därefter skrivs de villkor man vill ha med i nämnd ordning. Ex. anropet

JTZ A

lägger ut instruktionen som medför hopps till A om testsignalen = 0.

JFTZ A

lägger ut instruktionen som medför hopps till A om testsignalen inte är 0 och accumulatorn inte är 0.

### 3. LADDARE FÖR INTEL 4040.

Vid framtagande av programmeringshjälpmedel för INTEL 4040 hade vi stor användning av redan utvecklade programmeringshjälpmedel för INTEL 8008 ( 1 ).

Vi modifierade laddaren ( LOAD8 - LOAD40 ) genom att göra vissa ändringar i huvudprogrammet ( MAIN8 - MAIN40 ) och genom att skriva en ny relokerings subrutin ( REL8 - REL40 ). LOAD40 utför laddning ( relokering och länkning ) av önskade program genom att programmeraren skriver ett laddningskommando följt av startadress och de programfiler som skall laddas. Det är:

LOAD XXX:YYY NAMN1, NAMN2. X är sidans nummer och Y är adressen inom sidan. Det förutsättes att alla program som skall laddas, är tillgängliga i binär, relokerbar form ( detta åstadkommer tidigare PDP:15:s assembler ).

### 3.1 LADDARENS HUVUDPROGRAM

En listning av MAIN40 återfinns i appendix 2. MAIN40 läser igenom binära filer två gånger. Första gången samlar den alla nödvändiga informationer om globala symboler., interna referenser, storleken på program osv. Dessa samlas i nedanstående vektorer:

- Filnamn - Namn på alla förekommande program
- Glob - Alla globala symboler
- Iadr - Slutliga adresser av globala symboler
- Extref - Namn på alla externa referenser
- Name - Namn på alla program

Andra gången däremot, genom att utnyttja alla dessa informationer, utför laddaren relokering och länkning. Som resultat av laddning får vi en stansad remsa färdig att matas in i INTEL4040:s programmeringsmodul. Dessutom skrivs det ut en lista på radskrivaren och eventuella varningsutskrifter på teletypen. Listan består av:

1. "File names" - namn på alla program som finns laddade
2. "Library" - namnet på eventuell biblioteksfil.
3. "Memory required" - startadress och slutadress.
4. "Global symbol table" - förteckning över alla globala symboler och deras adresser.
5. Förteckning över alla adresser och instruktioner i oktäl form i samma ordning som på remsan. ( Adresserna finns längst till vänster och visar var i programmet instruktionerna kommer att hamna ) se appendix 3.

## 3.2

## R E L 4 0

En listning av REL40 och flödesschema återfinns i appendix 2. REL40 är ett maskinberoende program som utför den slutliga laddningen och relokeringen. REL40 anropas av MAIN00 varje gång ett nytt program skall laddas. Den behandlar information samlad i informationsblock. Genom att anropa en subrutin "DATINF" hämtas ett informationsblock och packas upp. Beroende på om innehållet är en absolut instruktion eller relokerbar adress behandlas det på olika sätt. Den absoluta instruktionen skrivs ut oförändrad. För den relokerbara adressen däremot kontrolleras om den ligger inom samma program där den anropas eller utanför detta. I det sista fallet är det en extern referens. När alla instruktioner har blivit behandlade stänges filen.

## I N F O R M A T I O N S B L O C K

PDP:15 assemblern producerar informationsenheter i form av block om 4 ord. Varje block består av en identifikationskod (6 bitar och ett dataord 18 bitar. Ett informationsblock är uppbyggt på följande sätt:

ORD 1	KOD1	KOD2	KOD3
ORD 2	DATAORD 1		
ORD 3	DATAORD 2		
ORD 4	DATAORD 3		

Koderna anger vilken typ motsvarande dataord är. Koderna kan anta värden från 1 till 24. För närmare beskrivning se (5).

De enda koderna som är relevanta i vårt fall är kod 04 och 05 och därför ignorerar REL40 alla dataord med annan kod.

- A. Om koden är 04 så innebär detta att dataordet är en icke minnesrefererande instruktion, en absolut adress eller en konstant. Dataordet matas alltså ut oförändrat.
- B. Om koden är 05 så är dataordet en relokerbar adress.
1. En adress med adresseringsmöjlighet i samma sida där instruktionen ligger ( 8 bit ). Här adderas IST ( IST anger begynnelseadressen till programmet ) till innehållet av dataordet och avkortat resultat ( de 8 minst signifikanta bitarna ) matas ut.
  2. En adress - (12 bit). Här adderas IST till dataordet som i föregående fall. Resultatet delas i två delar. Första delen de 4 mest signifikanta bitarna adderas till föregående dataord ( med kod 04 ) och detta matas ut. Andra delen de 8 minst signifikanta bitarna placeras i det aktuella dataordet.
  3. En adress - extern referens. I detta fall är innehållet av dataordet ( redan ökat med IST ) större än ISN. Det innebär att vi refererar till en adress utanför vårt program. ( 1 ).

#### E X T E R N A   R E F E R E N S E R

Om vi refererar till en adress utanför vårt program., markerar assemblern detta genom att reservera en extra cell som ligger omedelbart efter programmet. Cellens adress ersätter den externa adressen men med dess hjälp kan man senare få reda på den riktiga adressen. Antalet extra celler bestäms av hur många externa adresser som finns i vårt program. REL40 upptäcker inte de extra cellerna, istället träffar den på ett nytt program omedelbart efteråt. Den jämför alla adresser i vårt ursprungliga program

med begynnelse adressen för nästa program och om det visar sig att något av talen är större än den så är det en extern referens. Den externa referensen har blivit upptäckt, och nu måste REL40 finna en slutlig adress för den. Detta sker genom att flera vektorer, redan bildade av MAIN40 (huvudprogram för LOAD40), genom sökes. I EXTREF hittar REL40 namnet på vår externa referens. Namnet ligger på en plats som beräknas på följande sätt: den extra cellens adress ( IA ) minskas med värdet på begynnelse adressen för nästa program ( ISN ). Resultatet adderas till ett värde som anger begynnelse positionen i vektorn " EXTREF" för vårt extra fält ( NEX ).

$$IA = IA - ISN + NEX$$

Därefter läser REL40 igenom en annan vektor Glob, som innehåller alla globala symboler, och letar efter samma namn. Detta finns nämligen både i "EXTREF" och "GLOB". På samma adress som namnet ligger i "GLOB" fast i en annan vektor "IAOB" finns den slutliga adressen för vår externa referens.



## 3.3 V A R N I N G S U T S K R I F T E R

REL40 utför också en del tester för att försäkra sig att alla instruktioner hamnar rätt vid laddningen. Det är nämligen så att 2 av INTEL 4040:s instruktioner förorsaka fel. Här följer en beskrivningen av de möjliga fallen:

1. Någon av instruktionerna JCN eller ISZ ligger på sista adressen ( 254 och 255 ) i en sida och deras destinationsadress pekar inte på nästa sida.
2. Destinationsadressen för instruktionen JCN eller ISZ ligger i en annan sida än själva instruktionerna ( och inte nå plats 254 och 255 ).

Varningsutskrift på teletypen blir:

Fall 1.

Adress error for JCN or ISZ at XXX:377 CODE = XXX  
destination at XXX:XXX

Fall 2.

Adress error for JCN or ISZ at XXX:XXX CODE = XXX  
destination at XXX:XXX.

Tack vare dessa utskrifter kan programmeraren göra nödvändiga ändringar.

4.

## R U T I N E N M U L T

Vi har skrivit ett program MULT, som multiplicerar 2 8-bits tal med varandra. Rutinen utnyttjar även subrutinerna ABSOL och ROT. En listning av programmen finns i appendix 2. Talen ligger i registren R0 - R3 och resultatet läggs i R4 - R7. Rutinen utnyttjar även registren R8 - R15. Talen ligger från början i 2-komplementform men att utnyttja en algoritm för denna form ger ett betydligt läggprogram än om man först tar absolut beloppet och sedan använder en algoritm där talen förutsättes vara positiva. Resultatets tecken lagras då i ett register och konvertering tillbaka till 2-komplementform sker senare. Resultatet skall eventuellt senare divideras i programmet DIV med ett 8-bits tal i 2-komplementform. Eftersom det då redan finns en rutin i MULT som tar absolutbeloppet utnyttjar man denna och divisionen utförs alltså också med positiva tal. Efter divisionen konverteras sedan resultatet till 2-komplementform.

Programmets utseende beror något på om talen är bråktal eller heltal. Första biten är en teckenbit, i vårt fall alltid en nolla och därefter följer 7 binära siffror. Resultatet av multiplikationen blir bara 14 binära siffror plus teckenbiten vilket visas på följande sätt:

7 bitar per maximala talet:

$$\sum_{i=1}^7 2^{i-1} = 127$$

$$127 * 127 = 16.129 < 16.383 = \sum_{i=1}^{14} 2^{i-1} \quad ( = 2^{14} - 1 )$$

Är talen heltal skall en nolla skjutas in i första positionen, men eftersom talen i vårt fall är bråktal läggs en nolla in i sista positionen.

Talen som skall multipliceras består av 8 bitar.

Efter registren endast har fyra bitar får man dela upp multiplikationen enligt följande formel:

$$(A \cdot 2^4 + B) * (C \cdot 2^4 + D) = 2^8 * A * C + 2^4 * (A * D + B * C) + B * D$$

där A och C är de 4 första bitarna av talen och B och D de fyra sista bitarna.

Multiplikationen av 4-bitstalen utförs i subrutinen MULT4. Resultaten på 8 bitar läggs sedan in i 4 register där A\*C ligger förskjutet 4 bitar till vänster i förhållande till A\*D + B\*C som i sin tur ligger 4 bitar till vänster om B\*D. Eftersom talen är överlappade utförs addition med tillvaratagande av carryn.

Subrutinen MULT4 utförs på i princip samma sätt som vid vanlig multiplikation vid handräkning, dvs man utgår från ena talet och adderar detta om lägsta siffror i det andra talet är 1. (I 10-systemet multiplicerar man första talet med lägsta siffran men i binära systemet finns ju bara 0 och 1, dvs addition eller inte addition)

Därefter skiftar man första talet ett steg åt vänster och adderar detta om närmast högre position i tal 2 är en etta. Så fortsätter man tills man har gått igenom hela tal 2.

Ex. Multiplikation av talen 0011 och 1001 utförs på följande sätt:

$$\begin{array}{r}
 0011 * 1 = \\
 0011 * 0 = \\
 0011 * 0 = \\
 0011 * 1 = \\
 \hline
 0011011
 \end{array}$$

Observera att resultatet endast har 7 bitar.

Nu är ju registren endast på 4 bitar så därför läggs resul-

taten av additionerna in i två register. Tal 2. i detta fall 1001, högerskiftas och om en etta skiftas ut så adderas tal 1, dvs 0011, till eventuella tidigare delresultat i register R9. Sedan vänsterskiftas tal 1. en nolla förs då in i högra positionen och om högerskift av tal 2 ger en etta så adderas tal 1 igen. På det viset går man igenom hela tal 2. Om det vid additionen blir en carry så ökas R8 med 1. ( I R8 läggs de fyra mestsignifikanta bitarna). När tal 1 vänsterskiftas så sparas eventuella ettor i ett register ( R13). Detta vänsterskiftas efterhand också och adderas till de 4 mest signifikanta siffrorna ( i R8 ) om vald position i tal 2 är 1. När MULT4 har anropats 4 ggr läggs talen in i R4 - R7.

Rutinen har testats på INTEL4040. Då användes även programmen (NUTID och DISP se appendix 4.

5.

## R U T I N E N   D I V

Rutinen utnyttjar även subrutinerna ABSOL och ROT se appendix 4. Förutsättningarna för divisionen är att ett 16-bits positivt bråktal, dividenden, ligger i registren R4 - R7 och ett 8-bits bråktal i 2-komplementform ligger i register R0 - R1.

Vi använder en algoritm för division utan återställning av Burks, ( 4 ).

Enligt denna algoritm kan man använda tal i 2-komplementform. Vi har dock omvandlat även divisorn till ett positivt tal först eftersom programmet blir kortare då. ( Annars får man bl.a. ta exklusivt eller-ovav teckenpositionerna och komplementera detta). Det finns för övrigt redan en rutin i MULT som tar absolutbeloppet. Ett eventuellt minustecken lagras i ett register och resultatet konverteras senare till 2-komplementform. Algoritmen förutsätter att dividenden är mindre än divisorn. Programmet kontrollerar först detta och om villkoret inte är uppfyllt så blir resultatet talet närmast under 1. Division med 0 ger också detta resultat.

Algoritmen går ut på att man först roterar dividenden ett steg till vänster ( dvs. fördubblar talet ) och sedan subtraherar de mest signifikanta biterna med divisorn. Om resultatet är positivt är kvoten alltså större än 1/2 ( och mindre än 1 ) och innehåller en etta i den positionen.

Därefter roteras talet till vänster igen, divisorn subtraheras och om resultatet är positivt så innehåller kvoten alltså även

1/4 osv. Om resultatet blev negativt i stället skall det vara en nolla i motsvarande position. Då skulle man egentligen addera divisorn, rotera dividenden och subtrahera divisorn ( som nu är hälften så stor relativt dividenden). Samma sak utförs emellertid enklare genom att rotera dividenden och lägga till divisorn. Enligt algoritmen fortsätter man tills dividenden är lika lång som divisorn. Vårt program fortsätter dock ytterligare en gång. Är sista biten en etta så är resten mindre än  $1/2$  och kvoten höjs. Sedan högerskiftas talet. Ingen siffra går förlorad eftersom första biten alltid är noll.

Dividenden minskar från 16 bitar till 8 bitar efter divisionen och roteras hela tiden ett steg till vänster. Roterarett steg gör även resultatet så programmet blir kortare om vi lägger in detta i de bitar i dividenden som blir lediga efter hand.

Rutinen har testats på INTEL 4040. Då användes även programmen INUT2 och DISP se appendix 4.

## R E F E R E N S E R

1. L. Andersson "Assembling and relocating programs for INTEL 8008 using PDP:15 as a host computer".
2. INTEL MCS-40 "Users manual".
3. "MACRO-15 Assembler".
4. P.E. Danielsson "Datorteknik, Binär Aritmetik".
5. Linking Loader, Chapter 4

# APPENDIX 1

.MOLSI

HLT=1  
BBS=2  
LCR=3  
OR4=4  
OR5=5  
AN6=6  
AN7=7  
DB0=10  
DB1=11  
SB0=12  
SB1=13  
EIN=14  
DIN=15  
RPM=16  
WRM=340  
WMP=341  
WRR=342  
WPM=343  
WR0=344  
WR1=345  
WR2=346  
WR3=347  
SBM=350  
RDM=351  
RDR=352  
ADM=353  
RD0=354  
RD1=355  
RD2=356  
RD3=357  
CLB=360  
CLC=361  
IAC=362  
CMC=363  
CMA=364  
RAL=365  
RAR=366  
TCC=367  
DAC=370  
TCS=371  
SIC=372  
DAA=373  
KBP=374  
DCL=375  
NOP=0  
R0=0  
R1=1  
R2=2  
R3=3  
R4=4  
R5=5  
R6=6  
R7=7  
R8=10  
R9=11  
R10=12  
R11=13  
R12=14  
R13=15  
R14=16  
R15=17

.DEFIN INC,R



```

17&R+140
.ENDM
.DEFIN  ADD,R
17&R+200
.ENDM
.DEFIN  SUB,R
17&R+220
.ENDM
.DEFIN  LD,R
17&R+240
.ENDM
.DEFIN  XCH,R
17&R+260
.ENDM
.DEFIN  SRC,R
16&R+41
.ENDM
.DEFIN  FIN,R
16&R+60
.ENDM
.DEFIN  JIN,R
16&R+61
.ENDM
.DEFIN  ISZ,R,A
R&17+160
A
.ENDM
.DEFIN  JMS,A
120
A
.ENDM
.DEFIN  JUN,A
100
A
.ENDM
.DEFIN  FIM,R,DATA
R&16+40
DATA
.ENDM
.DEFIN  BBL,DATA
DATA&17+300
.ENDM
.DEFIN  LDM,DATA
DATA&17+320
.ENDM
.DEFIN  JTT,A
21
A
.ENDM
.DEFIN  JTC,A
22
A
.ENDM
.DEFIN  JTTC,A
23
A
.ENDM
.DEFIN  JTZ,A
24
A
.ENDM
.DEFIN  JTTZ,A
25
A

```

```
.ENDM
.DEFIN JTCZ,A
26
A
.ENDM
.DEFIN JTTCZ,A
27
A
.ENDM
.DEFIN JFT,A
31
A
.ENDM
.DEFIN JFC,A
32
A
.ENDM
.DEFIN JFTC,A
33
A
.ENDM
.DEFIN JFZ,A
34
A
.ENDM
.DEFIN JFTZ,A
35
A
.ENDM
.DEFIN JFCZ,A
36
A
.ENDM
.DEFIN JFTCZ,A
37
A
.ENDM
.DEFIN JMP,A
30
A
.ENDM
.DEFIN CHANGE,RX,RY,RZ,RW
LD RX
XCH RZ
LD RY
XCH RW
JMS MULT4
.ENDM
.LSI
```

# APPENDIX 2

```

C      PROGRAM MAIN40
C
C      MAIN PROGRAM FOR LOAD40
C      AUTHOR LEIF ANDERSSON 1974-11-13
C      REVISED JANUSZ MISZCZUK 1975-09-03
C
C      SUBROUTINES REQUIRED
C          REL40
C          SNAM
C          COMND
C          MATCH
C          GLOBL5
C          DATINF
C          RADASC
C          ASCRAD
C          LPOUT
C          PPOUT
C          DKOUT
C          RADR
C          RID
C          PUTCHA
C          RLINE
C          FAC
C          INIT
C          READ
C          WRITE
C
C      DOUBLE INTEGER FILNAM,GLOB,EXTREF,NAME,NOMTCH,FN,DNAM,
C      1          BUFF,LIBR,A,B,ALTM
C      DIMENSION FILNAM(25),GLOB(100),IADR(100),EXTREF(100),
C      1          NAME(100),IST(100),NEX(100),NOMTCH(100),FN(2),
C      2          DNAM(2),BUFF(16)
C      COMMON FILNAM,GLOB,IADR,EXTREF,NOMTCH,NAME,IST,NEX
C      DATA FN(2)/' BIN'/,
C      1      DNAM(2)/' ABS'/,
C      2      LIBR/'NONE'/,
C      3      ALTM/4D7640000000000/
C
C      GET COMMANDS
C
C      10      WRITE(9,100)
C      100     FORMAT(1X'LOAD40 V1A')
C             IGLOB=0
C             IEX=0
C             CALL COMND(LIBR,GLOB,IADR,IGLOB,IST1,FILNAM,NFIL,DNAM(1),IND)
C             IG1=IGLOB+1
C             IST(1)=IST1
C             IU=1
C             NEX(1)=1
C
C      GET GLOBAL SYMBOLS AND EXTERNAL REFERENCES
C
C      DO 20 I=1,NFIL
C      FN(1)=FILNAM(I)
C      CALL SEEK(2,FN)
C      15     CALL GLOBL5(IST1,NAME(IU),GLOB,IADR,IGLOB,EXTREF,IEX,IEOF)
C             IF(IEOF)99,20,16
C      16     IU=IU+1
C             NEX(IU)=IEX+1
C             IST(IU)=IST1
C             GO TO 15
C      20     CALL CLOSE(2)
C             IG2=IGLOB

```

```

C
C   GET THE GLOBALS FOR THE LIBRARY PROGRAMS IF ANY ARE NEEDED
C
CALL MATCH(EXTREF, IEX, GLOB, IGLOB, NOMTCH, IN, M)
IF(IN .EQ. 0)GO TO 50
IF(LIBR .EQ. 'NONE')GO TO 40
NFIL=NFIL+1
FILNAM(NFIL)=LIBR
FN(1)=LIBR
CALL SEEK(2, FN)
C
25   IG=IGLOB
      IE=IEX
      IST1=IST(IU)
26   CALL GLOBL(IST1, NAME(IU), GLOB, IADR, IG, EXTREF, IE, IEOF)
      IF(IEOF)99, 29, 27
27   IN1=IN
      CALL MATCH(NOMTCH, IN1, GLOB, IG, NOMTCH, IN, M)
      IF(M .EQ. 0)GO TO 25
      CALL MATCH(EXTREF, IE, GLOB, IG, NOMTCH, IN, M)
      IU=IU+1
      IEX=IE
      IGLOB=IG
      NEX(IU)=IEX+1
      IST(IU)=IST1
      IF(IN .NE. 0)GO TO 26
29   CALL CLOSE(2)
      IG2=IGLOB
      IF(IN .EQ. 0)GO TO 50
C
C   GET THE UNRESOLVED GLOBALS IF ANY
C
40   WRITE(9, 110)
110  FORMAT(1X, 'UNRESOLVED GLOBALS')
      DO 45 I=1, IN
      CALL RADASC(NOMTCH(I), A, B)
      WRITE(9, 120) A, B, ALTM
120  FORMAT(1X, A5, A5, A1)
43   CALL RLINE(9, 8, BUFF, 0)
      I=1
      CALL RADR(I, IAD, IA)
      IF(IA .EQ. 1)GO TO 44
      WRITE(9, 130)
130  FORMAT(1X, 'SYNTAX ERROR, RETYPE ADDRESS,')
      GO TO 43
44   IGLOB=IGLOB+1
      GLOB(IGLOB)=NOMTCH(I)
45   IADR(IGLOB)=IAD
C
C   WRITE LOAD MAP AND GLOBAL SYMBOL TABLE
C
50   WRITE(6, 200)
200  FORMAT(1X, 'FILE NAMES')
      IF(LIBR .NE. 'NONE') NFIL=NFIL-1
      DO 55 I=1, NFIL
55   WRITE(6, 210) FILNAM(I)
210  FORMAT(5XA5)
C
      WRITE(6, 220) LIBR
220  FORMAT('0'/1X, 'LIBRARY: ', A5)
C
      IL1=MOD(IST(1), 256)
      IH1=IST(1)/256
      IST1=IST(IU)-1

```

```

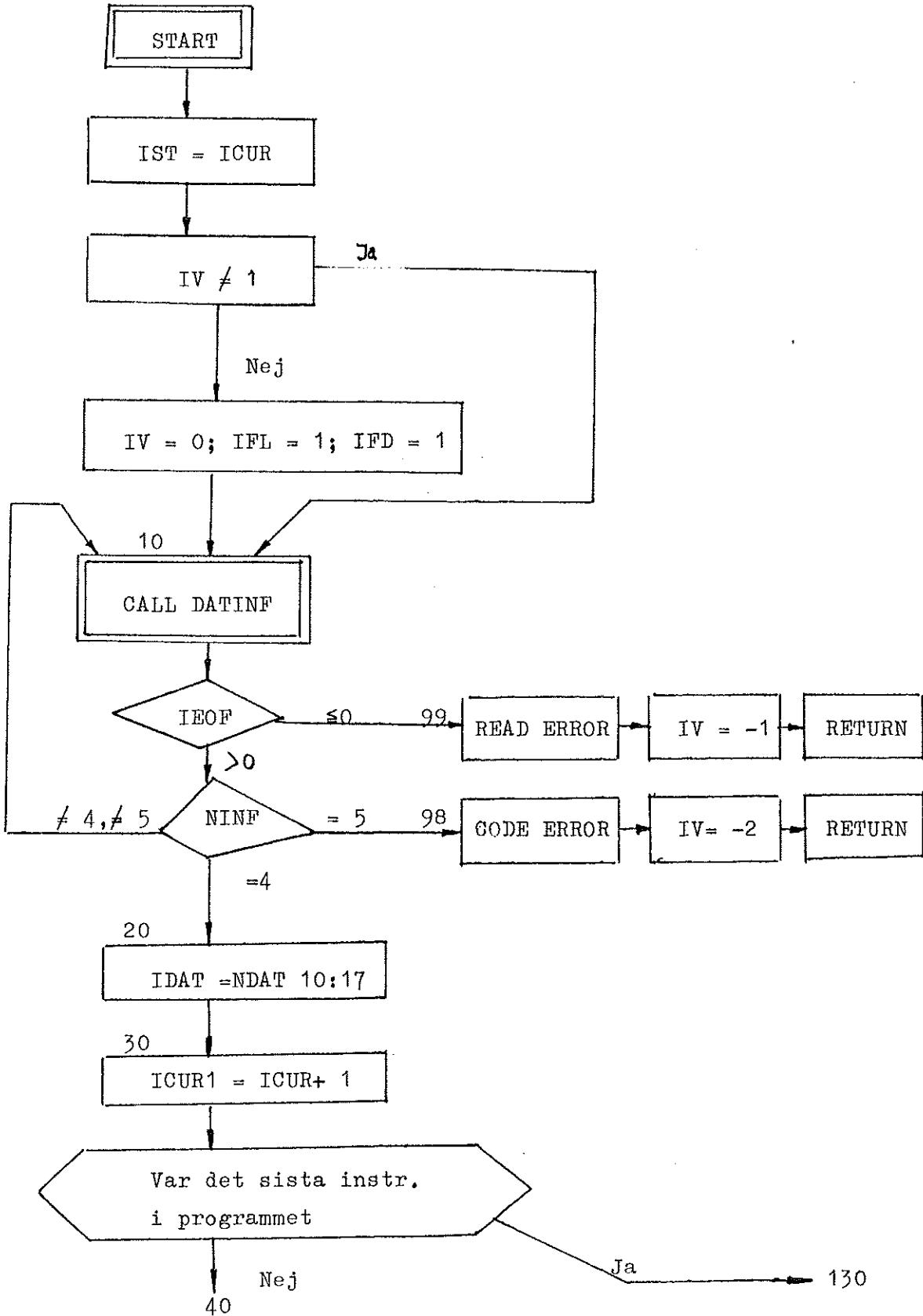
        IL2=MOD(IST1,256)
        IH2=IST1/256
230    WRITE(6,230)IH1,IL1,IH2,IL2
        FORMAT('0'/1X'MEMORY REQUIRED:  ',03,'!',03,' - ',
1         03,'!',03)
C
        WRITE(6,240)
240    FORMAT('0'/1X'LOAD MAP')
        IU=IU-1
        DO 60 I=1,IU
        CALL RADASC(NAME(I),A,B)
        IL=MOD(IST(I),256)
        IH=IST(I)/256
60     WRITE(6,250)A,B,IH,IL
250    FORMAT(5XA5,A5,03,'!',03)
C
        IF(IG1 .GT. IG2)GO TO 70
        WRITE(6,260)
260    FORMAT('0'/1X'GLOBAL SYMBOL TABLE')
        DO 65 I=IG1,IG2
        CALL RADASC(GLOB(I),A,B)
        IL=MOD(IADR(I),256)
        IH=IADR(I)/256
65     WRITE(6,250)A,B,IH,IL
C
70     WRITE(6,270)
270    FORMAT('1')
C
C     START RELOCATING
C
        IF(IND .NE. 2)GO TO 73
        CALL ENTER(1,DNAM)
        WRITE(1,230)IH1,IL1,IH2,IL2
73     IF(IND .NE. 1)GO TO 75
        CALL INIT(7,1)
        IFP=1
        CALL PPOUT(□377,IFP)
C
75     IV=1
        IF IL=0
        ICUR=IST(1)
        ICHECK=0
        DO 80 I=1,IU
        II=I+1
        CALL SNAM(FILNAM,IFIL,NAME(I),ITRIP,IERR)
        IF(IERR .LT. 0)GO TO 99
        CALL REL40(ICUR,IST(II),GLOB,IADR,EXTREF,NEX(I),
1         IND,IV,ICHECK,ITRIP,IFP)
        IF(IV .EQ. -1)GO TO 99
        IF(IV .EQ. -2)GO TO 98
80     CONTINUE
C
        CALL CLOSE(2)
        IFL=-1
        IFD=-1
        CALL LPOUT(I,ICUR,IFL)
        IF(IND .NE. 2)GO TO 85
        CALL DKOUT(I,IFD)
        CALL CLOSE(1)
85     IF(IND .NE. 1)GO TO 90
        CALL PPOUT(ICHECK,IFP)
        IFP=-1
        CALL PPOUT(I,IFP)
        CALL CLOSE(7)

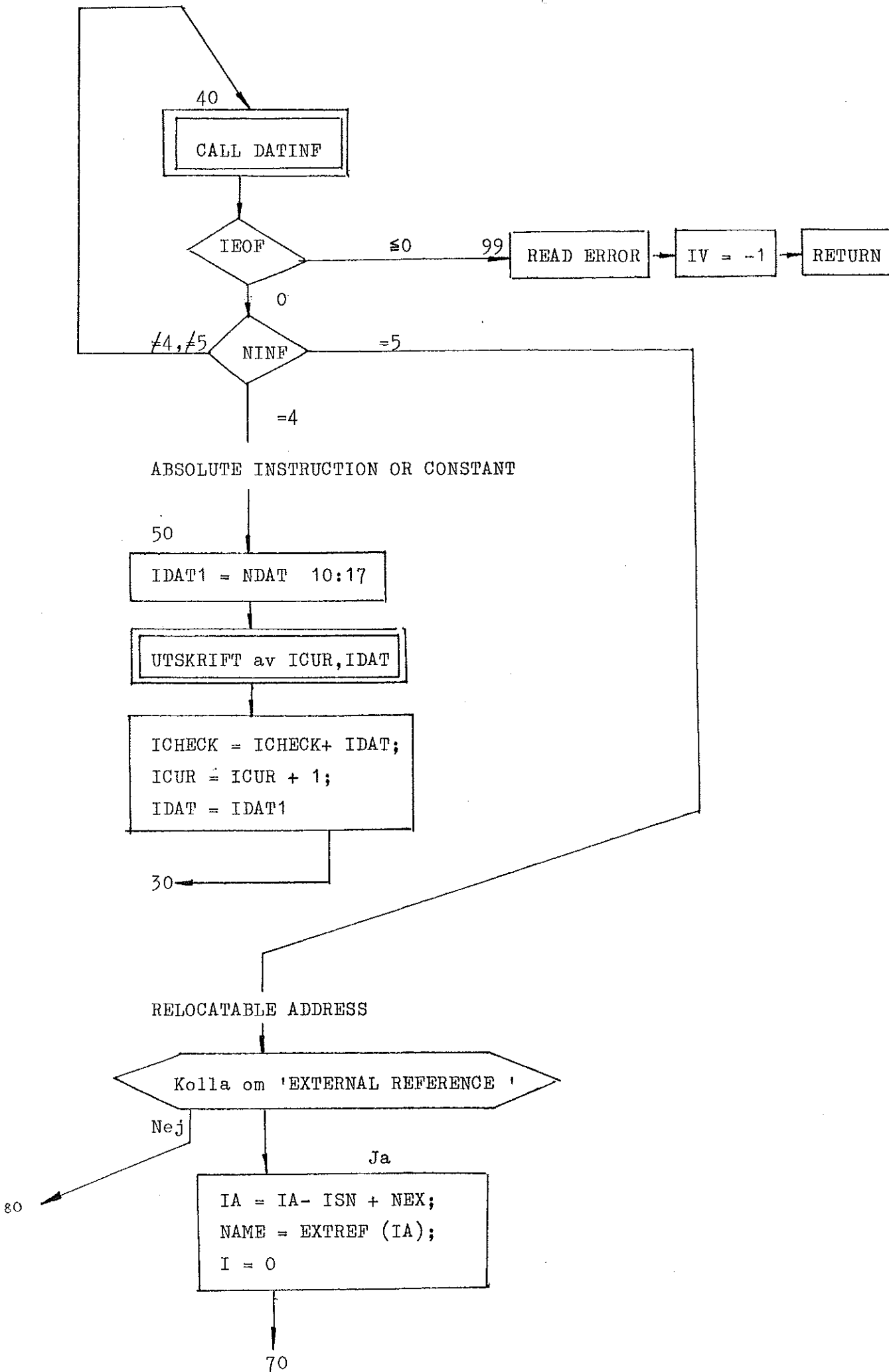
```

```
90     WRITE(6,270)
      GO TO 10
C
      READ(2)I
      WRITE(7)I
99     WRITE(9,300)
300    FORMAT(1X'READ ERROR')
98     WRITE(9,310)
310    FORMAT(1X'CODE ERROR')
      GO TO 10
      END
```

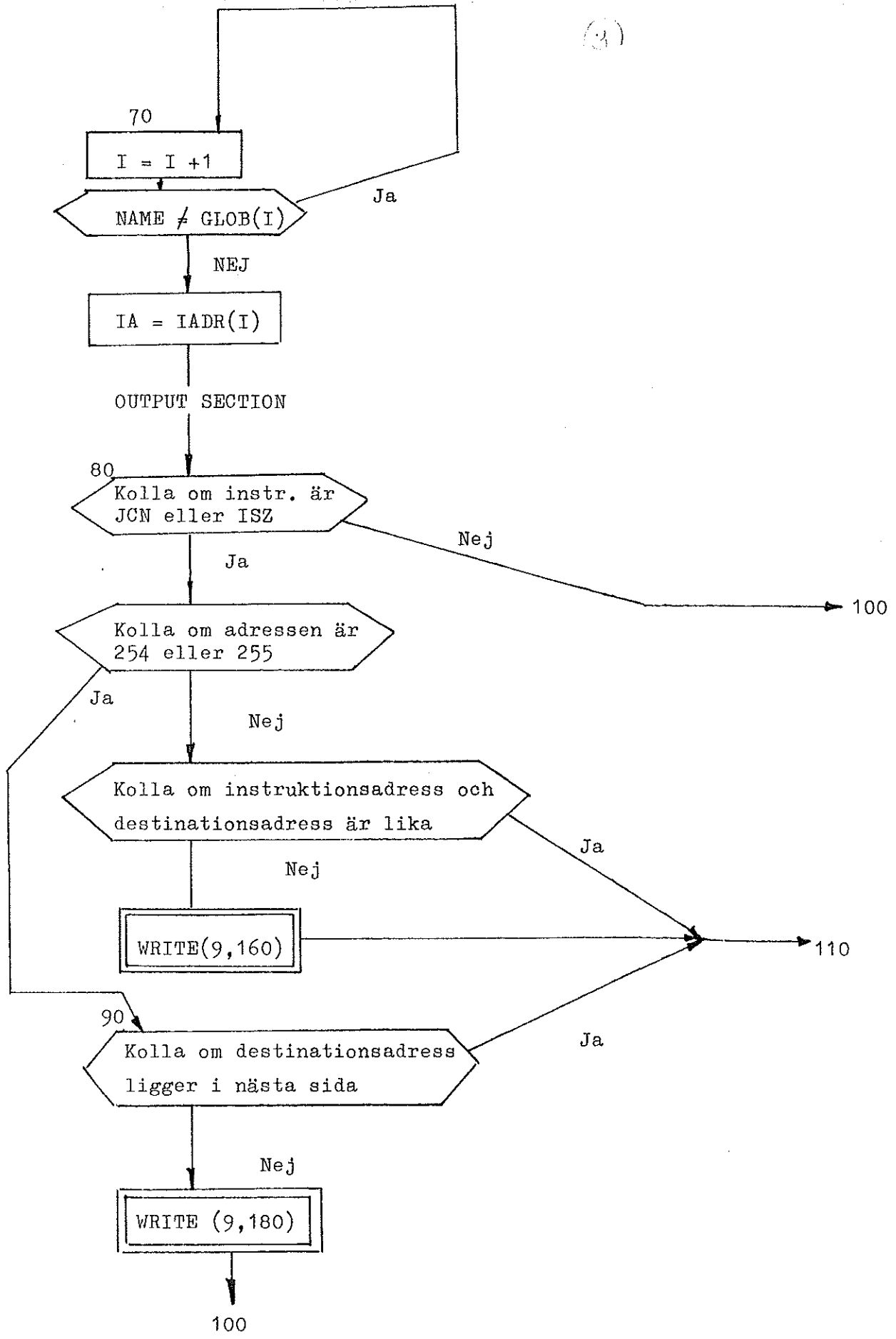
APPENDIX 2

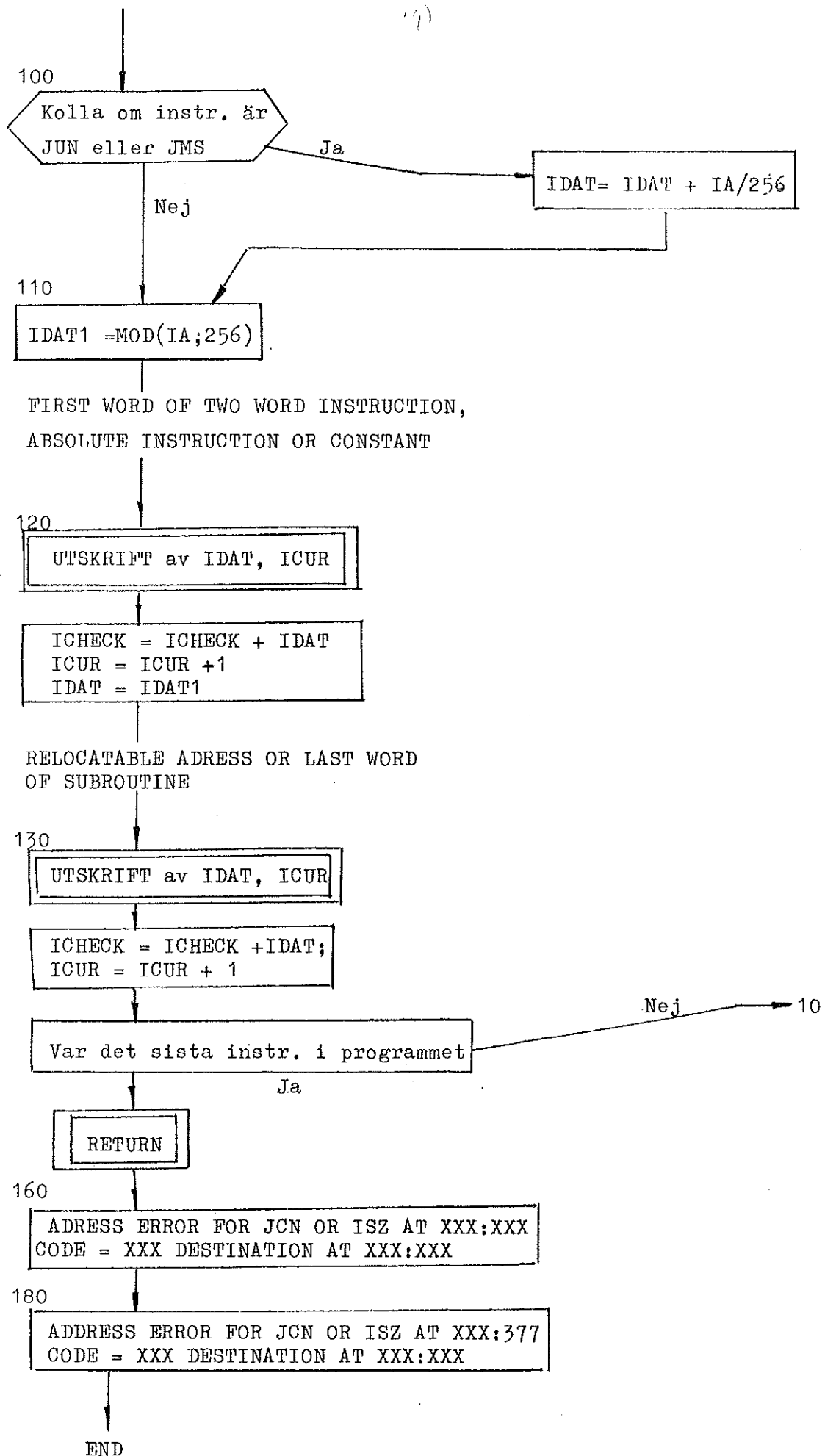
FLÖDESHEMA - REL40











```
SUBROUTINE REL40(ICUR,ISN,GLOB,IADR,EXTREF,NEX,  
1 IND,IV,ICHECK,ITRIP,IFP)
```

```
RELOCATION SUBROUTINE FOR LOAD40  
AUTHOR JANUSZ MISZCZUK 1975-09-03
```

```
THE INPUT AND OUTPUT FILE MUST BE OPENED BEFORE THE CALL  
AND INIT MUST BE DONE ON THE PP
```

```
ICUR - CURRENT RELOCATION ADDRESS  
ISN - START ADDRESS OF NEXT PROGRAM UNIT  
GLOB - DOUBLE INIEGER VECTOR WITH GLOBAL NAMES  
IADR - VECTOR WITH THE ADDRESSES OF THE GLOBALS  
EXTREF- DOUBLE INIEGER VECTOR WITH THE NAMES OF EXTERNAL REFS  
NEX - INDEX OF THE FIRST EXTERNAL REFERENCE FOR THE CURRENT  
PROGRAM UNIT  
IND - OUTPUT INDICATOR 0: LP ONLY  
1: PP+LP  
2: DK+LP  
IV - SET IV=1 ON THE FIRST CALL, IV IS RETURNED 0  
NORMALLY, -1 IF READ ERROR AND -2 IF CODE ERROR  
ICHECK- CHECKSUM  
ITRIP- PARAMETER FOR DATINF, DO NOT CHANGE IT.  
IFP - THIS IS THE PARAMETER IFP OF PPOUT.
```

```
SUBROUTINES REQUIRED
```

```
DATINF  
(READ)  
LPOUT  
DKOUT  
PPOUT  
(WRITE)
```

```
DOUBLE INTEGER GLOB,EXTREF,NAME  
DIMENSION GLOB(1),EXTREF(1),IADR(1)
```

```
IST=ICUR  
IF(IV .NE. 1)GO TO 10  
IV=0  
IFL=1  
IFD=1
```

```
10 CALL DATINF(NINF,NDAT,ITRIP,IEOF)  
IF(IEOF)99,99,15  
15 IF(NINF .EQ. 4)GO TO 20  
IF(NINF .EQ. 5)GO TO 98  
GO TO 10  
20 IDAT=NDAT[10:17]  
30 ICUR1=ICUR+1
```

```
IF(ICUR1 .EQ. ISN) GO TO 130  
40 CALL DATINF(NINF,NDAT,ITRIP,IEOF)  
IF(IEOF)99,99,45  
45 IF(NINF .EQ. 4) GO TO 50  
IF(NINF .EQ. 5) GO TO 60  
GO TO 40
```

```
ABSOLUTE INSTRUCTION OR CONSTANT
```

```
50 IDAT1=NDAT[10:17]
```

```

IF(IND .EQ. 1)CALL PPOUT(IDAT,IFP)
IF(IND .EQ. 2)CALL DKOUT(IDAT,IFD)
CALL LPOUT(IDAT,ICUR,IFL)
C
ICHECK=ICHECK+IDAT
ICUR=ICUR+1
IDAT=IDAT1
GO TO 30
C
RELOCATABLE ADDRESS
C
60 IA=NDAT+IST
IF(IA .LT. ISN) GO TO 80
C
EXTERNAL REFERENCE
C
IA=IA-ISN+NEX
NAME=EXTREF(IA)
I=0
70 I=I+1
IF(NAME .NE. GLOB(I)) GO TO 70
IA=IADR(I)
C
OUTPUT SECTION
C
80 ID=IDAT/16
IC1=MOD(ICUR1,256)
MSIC1=ICUR1/256
IA1=IA/256
IA2=MOD(IA,256)
IF(ID .NE. 1 .AND. ID .NE. 7) GO TO 100
IF(IC1 .EQ. 255) GO TO 90
IF(IA1-MSIC1 .EQ. 0) GO TO 110
WRITE(9,160) MSIC1,IC1,IDAT,IA1,IA2
GO TO 110
90 IF(IA1-MSIC1 .EQ. 1) GO TO 110
WRITE(9,180) MSIC1,IDAT,IA1,IA2
C
100 IF(IDAT .EQ. 0100 .OR. IDAT .EQ. 0120)IDAT=IDAT+IA/256
110 IDAT1=MOD(IA,256)
C
FIRST WORD OF TWO WORD INSTRUCTION , ABSOLUTE
INSTRUCTION OR CONSTANT
C
120 IF(IND .EQ. 1)CALL PPOUT(IDAT,IFP)
IF(IND .EQ. 2)CALL DKOUT(IDAT,IFP)
CALL LPOUT(IDAT,ICUR,IFL)
C
ICHECK=ICHECK+IDAT
ICUR=ICUR+1
C
RELOCATABLE ADDRESS OR THE LAST WORD OF
SUBROUTINE
C
130 IDAT=IDAT1
IF(IND .EQ. 1)CALL PPOUT(IDAT,IFP)
IF(IND .EQ. 2)CALL DKOUT(IDAT,IFP)
CALL LPOUT(IDAT,ICUR,IFL)
ICHECK=ICHECK+IDAT
ICUR=ICUR+1
IF(ICUR .EQ. ISN) RETURN
GO TO 10
C

```

```
C      CODE ERROR
C
98     IV=-2
      RETURN
C
C      READ ERROR
C
99     IV=-1
      RETURN
C
160    FORMAT(1X'ADDRESS ERROR FOR JCN OR ISZ AT '
1       ,03,'!',03,' CODE=',03/1X'DESTINATION',
2       ' AT ',03,'!',03)
180    FORMAT(1X'ADDRESS ERROR FOR JCN OR ISZ AT '
1       ,03,'!377 CODE=',03/1X'DESTINATION AT '
2       ,03,'!',03)
      END
```

APPENDIX 3

FILE NAMES  
MULT  
ABSOL  
ROT

LIBRARY: NONE

MEMORY REQUIRED: 000:000 - 000:243

LOAD MAP  
MULT 000:000  
ABSOL 000:204  
ROT 000:226

GLOBAL SYMBOL TABLE  
MULT 000:000  
ABSOL 000:204  
ROT 000:226

000:000	044	000	046	000	056	000	240	034
000:010	014	241	024	132	242	034	022	243
000:020	024	132	120	204	242	260	262	243
000:030	261	263	120	204	241	272	243	273
000:040	120	133	251	267	250	266	241	272
000:050	242	273	120	133	250	265	246	361
000:060	211	266	032	065	145	240	272	243
000:070	273	120	133	246	361	211	266	032
000:100	103	361	145	245	210	265	032	111
000:110	144	240	272	242	273	120	133	250
000:120	264	245	361	211	265	032	130	144
000:130	120	226	300	050	000	054	000	335
000:140	274	100	155	255	361	365	275	252
000:150	365	272	032	155	155	253	366	273
000:160	032	175	361	250	215	270	251	361
000:170	212	271	032	175	150	254	024	203
000:200	154	100	143	300	330	361	200	032
000:210	225	156	240	364	260	241	364	361
000:220	362	261	032	225	140	300	361	247
000:230	365	267	246	365	266	245	365	265
000:240	244	365	264	300				

PAGE	1	MULT	SRC	MULT	
1					.TITLE MULT
2					.GLOBL MULT,ABSOL,ROT
3					/
4					/
5					/PROGRAMMET MULTIPLICERAR TVA 8-BITS TAL I 2-KOMPL,
6					/SOM LIGGER I R0-R3.
7					/RESULTATET LAGGS I R4-R7. RUTINEN UTNYTTJAK AVEN
8					/R8-R15. TALEN DELAS UPP I 4-BITS TAL ENLIGT FORMELN:
9					/(A*2**4+B)*(C*2**4+D)=A*C*2**8+2**4*(A*D+B*C)+B*D
10					/MAN UTNYTTJAR SURRUTINEN "MULT4" SOM MULTIPLICERAR
11					/TVA 4-BITS TAL MED VARANDRA. ("MULT4" HOGERSKIFTAR
12					/TAL 2 OCH OM DEN UTSKIFTADE SIFFRAN AR 1 SA ADDERAS
13					/TAL 1. DAREFTER VANSTERSKIFFAS TAL 1 OCH RUTINEN
14					/GENOMLUPS IGEN TILLS MULTIPLIKATIONEN AR SLUT).
15					/RESULTATET BLIR ALLTID POSITIVT.ANTALET MINUSTECKEN
16					/I FAKTORERNA LAGRAS I R14.PROGRAMMET DIV AR AVSETT
17					/ATT KORAS EFTER MULT OCH DETTA PROGRAM AVSLUTAS MED
18					/ATT GORA RESULTATET NEGATIVT OM R14 AR UDDA.
19					/
20	00000	R	000044	A *G	FIM R4,0
	00000	R	000000	A *G	
	00001	R	000000	A *G	FIM R6,0
21	00002	R	000046	A *G	
	00003	R	000000	A *G	FIM R14,0
22	00004	R	000056	A *G	
	00005	R	000000	A *G	
23	00006	R	000240	A *G	LD R0 /TESTA OM NAGOT 8-BITS TAL AR 0.
24					/I SA FALL HOPPA UT
25	00007	R	000034	A *G	JFZ FZER01
	00010	R	000014	R *G	
26	00011	R	000241	A *G	LD R1
27					.EJECT





PAGE 3 MULT SRC MULT

CHANGE R1,R3,R10,R11 /R1 OCH R3 LAGGS I R10 OCH R11

42

00054 R 000241 A \*G  
 00035 R 000272 A \*G  
 00066 R 000243 A \*G  
 00037 R 000273 A \*G  
 00040 R 000120 A \*G  
 00041 R 000133 R \*G

43  
44  
45  
46

/OCH MULT4 ANROPAS SOM MULTIPLICERAR  
 /R10 OCH R11 OCH LAGGER RESULTATET I  
 /R8 OCH R9.

LD R9

47

00042 R 000251 A \*G  
 00043 R 000267 A \*G  
 00044 R 000250 A \*G  
 00045 R 000266 A \*G

XCH R7

/LAGG IN PRODUKTEN I RATT REGISTER.

48

LD R8

49

XCH R6

CHANGE R1,R2,R10,R11 /B\*C ADDERAS TILL R5 UCH R6

50

51  
52

/OCH MULT4 ANROPAS.

.EJECT

PAGE	4	MULT	SRC	MULT			
53		00054	R 000250	A *G	LD	R8	
54		00055	R 000265	A *G	XCH	R5	
55		00056	R 000246	A *G	LJ	R6	
56		00057	R 000361	A	CLC	R9	
57		00060	R 000211	A *G	ADD	R6	
58		00061	R 000266	A *G	XCH	R6	
59		00062	R 000032	A *G	JFC	NOCY1	
60		00063	R 000065	R *G			
61		00064	R 000145	A *G	INC	R5	/INGEN CARRY TILL R4 MOJLIG,STORSTA
62		00065	R		CHANGE	R0,R3,R10,R11	/MOJLIGA TAL I R5 OCH R6 AR 1110 1111.
		00065	R 000240	A *G			/A*D ADDERAS TILL R5 OCH R6,
		00066	R 000272	A *G			
		00067	R 000243	A *G			
		00070	R 000273	A *G			
		00071	R 000120	A *G			
		00072	R 000133	R *G			
63		00073	R 000246	A *G	LD	R6	
64		00074	R 000361	A	CLC		
65		00075	R 000211	A *G	ADD	R9	
66					.EJECT		

PAGE	S	MULT	SRC	MULT				
67		00076	R 000266	A *G	XCH	R6		
68		00077	R 000032	A *G	JFC	NOCY2		
69		00100	R 000105	R *G				
70		00101	R 000561	A	CLC			
		00102	R 000145	A *G	INC	R5	/INGEN RISK ATT R5 BLIR 0.	
71		00103	R		LD	R5		
		00103	R 000245	A *G				
72		00104	R 000210	A *G	ADD	R6		
73		00105	R 000265	A *G	XCH	R5		
74		00106	R 000032	A *G	JFC	NOCY3		
		00107	R 000111	R *G				
75		00110	R 000144	A *G	INC	R4		
76		00111	R		CHANGE	R0,R2,R10,R11	/A*C ADDERAS TILL R4 UCH R5.	
		00111	R 000240	A *G				
		00112	R 000272	A *G				
		00113	R 000242	A *G				
		00114	R 000275	A *G				
		00115	R 000120	A *G				
		00116	R 000133	R *G				
77		00117	R 000250	A *G	LD	R6		
78		00120	R 000264	A *G	XCH	R4		
79					.EJECT			



PAGE	7	MULT	SRC	MULT	
97					
98					
99					
100			00144 R 000361 A		CLC
101			00145 R 000365 A		RAL
102					XCH
					R13
103			00146 R 000275 A *G		LD
					R10
104			00147 R 000252 A *G		
105			00150 R 000365 A		RAL
					XCH
					R10
106			00151 R 000272 A *G		JFC
					NOSHIFT /TA VARA PA CARRY
107			00152 R 000032 A *G		
			00153 R 000155 R *G		INC
					R13
108			00154 R 000155 A *G		
			00155 R		NOSHIFT LD
			00155 R 000253 A *G		R11
					/HOGERSKIFTA TAL 2.
109					
110					/OM VALD TECKENBIT AR 0
111					/INGEN ADDITION.
112			00156 R 000366 A		
					R11
			00157 R 000273 A *G		
113					NOADD
					/OM CARRY AR 0 INGEN ADDITION.
			00160 R 000032 A *G		
			00161 R 000175 R *G		
			00162 R 000361 A		CLC
114					LD
115			00163 R 000250 A *G		R6
					/ADDERA TILL DE 4 MEST
116					
117			00164 R 000215 A *G		ADD
					R13
118			00165 R 000270 A *G		XCH
					R6
119					.EJECT

/BITARNA SOM UPPKOMMER GENOM VANSTER-  
/SKIFTEN,AR 0 FRAN BORJAN.  
/INGEN CARRY VID VANSIERSKIFT.

PAGE	8	MULT	SRC	MULT					
120		00166	R 000251	A *G	LD	R9	/ADDERA TILL DE 4 MINST		
121		00167	R 000361	A	CLC		/SIGNIFIKANTA BITARNA.		
122		00170	R 000212	A *G	ADD	R10			
123		00171	R 000271	A *G	XCH	R9			
124		00172	R 000032	A *G	JFC	NOADD	/LAGG TILL CARRYN.		
125		00173	R 000175	R *G					
126		00174	R 000150	A *G	INC	R8			
127		00175	R		LD	R12	/FARDIGT ?		
128		00175	R 000254	A *G					
129		00176	R 000024	A *G	JTZ	OUTM			
130		00177	R 000203	R *G	INC	R12			
131		00200	R 000154	A *G	JUN	SHIFT			
132		00201	R 000100	A *G					
		00202	R 000143	R *G					
		00203	R						
		00203	R 000300	A *G	BBL	0			
		00204	R 000204	E *E	.END				
		00205	R 000205	E *E					

NO ERROR LINES

SIZE=00206

PAGE	1	DIV	SRC	DIV
1				
2				
3				
4				
5				
6				
7				
8				
9				
10				
11				
12				
13				
14				
15				
16				
17				
18				
19				
20				
21				
22				
23				
24				
25				

```

.TITLE DIV
.GLOBL DIVI,ROT,ABSOL
/
/
/PROGRAMMET DIVIDERAR ETT 16-BITS TAL I R4-R7
/MED ETT 8-BITS TAL I R0 OCH R1,RESULTATET LAGGS
/I R6 OCH R7,TALET I R4-R7 ANTAS VARA POSITIVT
/EFTERSOM DET AR MENINGEN ATT DET SKALL UINYTTJA
/RESULTATET FRAN PROGRAMMET MULT UCH ANTALET MINUS-
/TECKEN LIGGER DA I R14.ABSOLUTBELOPPET TAS AV R0
/OCH R1 OCH VAR TALET NEGATIVT OKAS R14 MED 1.
/PROGRAMMET AVSLUTAS MED ATT KONVERTERA TALET TILL
/2-KOMPLEMENTFORM.
/
/
FIM R14,0 /OBS.OM MULT4 HAR KORTS INNAN FAR
/INTE R14 NOLLSTALLAS UTAN
/INSTRUKTIONEN STRYKS.
SRC R15
JMS ABSOL
JMS SUBT
JTC MAX /HOPPA OM DIVIDENDEN AR > ELLER =
LDM -11 /DIVISORN,
/OKTALT
.EJECT

```



PAGE	2	DIV	SRC	DIV	XCH	R6	/R6 AR RAKNAREN
26	00012	R	000270	A *G	JMS	AD	/OM RESULTATET AV ADDITIONEN AR
27	00013	R	000150	A *G	INC	ROTADD	/POSITIVT ELLER 0 AR CARRYN=1.
28	00013	R	000150	A *G	LD	R7	/I R7 LAGGS RESULTETET IN.
29	00014	R	000250	A *G	JTZ	ROTR	/R6 OCH R7 SKIFTAS EFTER VARJE GANG.
30	00015	R	000024	A *G	JMS	ROT	
	00016	R	000050	R *G			
	00017	R	000120	A *G			
	00020	R	000133	E *G			
31	00021	R	000120	A *G	JMS	AD	/OM RESULTATET AV ADDITIONEN AR
	00022	R	000111	R *G			
32	00023	R	000032	A *G	JFC	ROTADD	
33	00024	R	000013	R *G			
	00025	R	000147	A *G	INC	R7	/I R7 LAGGS RESULTETET IN.
	00025	R	000147	A *G			
35	00026	R	000150	A *G	INC	R8	
36	00027	R	000250	A *G	LD	R8	
37	00027	R	000250	A *G	JTZ	ROTR	
38	00030	R	000024	A *G			
	00031	R	000050	R *G			
39	00032	R	000120	A *G	JMS	ROT	
	00033	R	000133	E *G			
40	00034	R	000120	A *G	JMS	SUBT	/OM RESULTATET AV SUBTRAKTIONEN AR
	00035	R	000121	R *G			
41					.EJECT		/POSITIVT ELLER 0 SA AR CARRYN=1.
42							



PAGE	4	DIV	SRC	DIV	
63					/1 SA AR RESTEN > ELLER = 1/2 OCH
64					/DARFOR OKAS TALET MED 1.
65					
66	00061	R	000147	A *G	INC R7
67	00062	R	000247	A *G	LD R7
	00063	R	000034	A *G	JFZ TWOSC
	00064	R	000072	R *G	
68	00065	R	000146	A *G	INC R6
69	00066	R	000246	A *G	LD R6
70	00067	R	000365	A	RAL
71	00070	R	000022	A *G	JTC MAX
	00071	R	000042	R *G	
72	00072	R	000256	A *G	LD R14
73	00072	R	000256	A *G	TWOSC
74	00073	R	000366	A	RAR
75	00074	R	000032	A *G	JFC OUT
76	00075	R	000110	R *G	
77	00076	R	000246	A *G	LD R6
	00077	R	000364	A	CMA
78	00100	R	000266	A *G	XCH R6
79	00101	R	000247	A *G	LD R7
80	00102	R	000364	A	CMA
81	00103	R	000362	A	IAC
82					.EJECT
83					

/HOPPA TILL MAX OM TALET BLEV FOR STORT

/DVS > ELLER = 1.  
/TWOSC KONVERTERAH RESULTATET I R6

/OCH R7 TILL 2-KOMPLEMENTFORM.

/HOPPA OM TALET AR JAMNT

/KOMPLEMENTERA R6 OCH R7

PAGE	5	DIV	SRC	DIV								
84		00104	R 000267	A *G		XCH	R7					
85		00105	R 000032	A *G		JFC	OUT					
86		00106	R 000110	R *G		INC	R6					
87		00107	R 000146	A *G		RBL	0					
88		00110	R 000300	A *G	OUT	CLC						
89		00111	R 000361	A	AD	LD	R5					
90		00112	R 000245	A *G		ADD	R1					
91		00113	R 000201	A *G		XCH	R5					
92		00114	R 000265	A *G		LD	R4					
93		00115	R 000244	A *G		ADD	R0					
94		00116	R 000200	A *G		XCH	R4					
95		00117	R 000264	A *G		BBL	0					
96		00120	R 000300	A *G		CLC						
97		00121	R 000361	A	SUBT	LD	R5					
98		00122	R 000245	A *G		SUB	R1					
99		00123	R 000221	A *G		XCH	R5					
100		00124	R 000265	A *G		CMC						
101		00125	R 000365	A		.EJECT						
102												
103												

/SUBROUTINE AD ADDERAR TALET I R0  
/OCH R1 TILL TALET I R4 OCH R5.

/SUBROUTINE SUBT SUBTRAKERAR TALET I  
/R0 OCH R1 FRAN TALET I R4 OCH R5.

PAGE	6	DIV	SRC	DIV	LD	R4
104		00126	R 000244	A *G	LD	R4
105		00127	R 000220	A *G	SUB	R0
106		00130	R 000264	A *G	XCH	R4
107		00131	R 000300	A *G	BBL	0
108		00132	R 000132	E *E	.END	
		00133	R 000133	E *E		

SIZE=00134 NO ERROR LINES

PAGE 1 ABSOL SRC ABSOL

```
1 .TITLE ABSOL
2 .GLOBL ABSOL
3 /
4 /
5 /PROGRAMMET TAR ABSOLUTBELOPPET AV TALEN I
6 /R0 OCH R1.R14 OKAS MED ANTALET NEGATIVA
7 /TAL I R0 OCH R1 (0,1 ELLER 2).
8 /
9 /
10 LDM 10
11 CLC
12 ADD R0
13 JFC POS
14 INC R14
15 LD R0
16 CMA
17 XCH R0
18 LD R1
19 CMA
20 CLC
21 IAC
22 XCH R1
23 JFC POS
24 INC R0
25 BBL 0
26 .END
SIZE=00022 NO ERROR LINES
```

PAGE	1	ROT	SRC	ROT	
1					.TITLE ROT
2					.GLOBL ROT
3					/
4					/
5					/PROGRAMMET ROTERAR R4-R7 ETT STEG TILL VANSTER.
6					/I SISTA BITEN SKJUTS EN NOLLA IN.
7					/
8					/
9					CLC
10	0000	R	000361	A	LD R7
11	0001	R	000247	A	RAL R7
12	0002	R	000365	A	XCH R6
13	0003	R	000267	A	LD R6
14	0004	R	000246	A	RAL R6
15	0005	R	000365	A	XCH R5
16	0006	R	000266	A	LD R5
17	0007	R	000245	A	RAL R5
18	0010	R	000365	A	XCH R4
19	0011	R	000265	A	LD R4
20	0012	R	000244	A	RAL R4
21	0013	R	000365	A	XCH R4
22	0014	R	000264	A	BBL 0
23	0015	R	000300	A *G	.END
			000000	A	NO ERROR LINES
			SIZE=00016		

PAGE 1 INUT1 SRC INUT1

```
1 .TITLE INUT1
2 .GLOBL MULT,DISP
3 /
4 /
5 /PROGRAMMET GER BEGYNNELSEVARDEN TILL MULT
6 /OCH VISAR RESULTATET PA DISPLAY.
7 LDM 0
8 DCL
9 FIM R8,0
10 SRC R8
11 FIM R0,0 /I R0 OCH R2 LAGGS TALEN SOM
12 FIM R2,0 /SKALL MULTIPLICERAS.
13
14 JMS MULT
15 LD R4
16 JMS DISP
17 LD R5
18 JMS DISP
19 LD R6
20 JMS DISP
21 LD R7
22 JMS DISP
23 HLT
24 ENR
```



PAGE 1 INUT2 SRC INUT2

```
1 .TITLE INUT2
2 .GLOBL DIVI,DISP
3 /
4 /
5 /PROGRAMMET GER BEGYNNELSEVARDEN TILL DIVI
6 /OCH VISAR RESULTATET PA DISPLAY.
7 /
8 /
9 LDM 0
10 DCL
11 FIM R8,0
12 SRC R8
13 FIM R0,0 /I R0 OCH R1 LAGGS DIVISORN.
14 FIM R4,0 /I R4-R7 LAGGS DIVIDENDEN.
15 FIM R6,0
16 JMS DIVI
17 LD R6
18 JMS DISP
19 LD R7
20 JMS DISP
21 HLT
22 .END
0000 R 000320 A *G
0001 R 000375 A
0002 R 000050 A *G
0003 R 000000 A *G
0004 R 000051 A *G
0005 R 000040 A *G
0006 R 000000 A *G
0007 R 000044 A *G
0010 R 000000 A *G
0011 R 000046 A *G
0012 R 000000 A *G
0013 R 000120 A *G
0014 R 000025 E *G
0015 R 000246 A
0016 R 000120 A *G
0017 R 000024 E *G
0020 R 000247 A
0021 R 000120 A *G
0022 R 000024 E *G
0023 R 000001 A
000000 A
00024 R 000024 E *E
00025 R 000025 E *E
SIZE=00026
```

NO ERROR LINES

PAGE	1	DISP	SRC	DISP	
1					.TITLE DISP
2					.GLOBL DISP
3					/
4					/
5					/PROGRAMMET VISAR INNEHALLET I ACCUMULATORN PA
6					/DISPLAY C:A 2 SEK.DAREFTER VISAS 1111 OCH SEDAN
7					/0000 UNDER LIKA LANG TID.VID ATERHOPPET AR
8					/ACCUMULATORN NOLL.
9		00000	R 000341	A	KMP
10		00001	R 000013	A	SB1
11					FIM R2,0
12		00002	R 000042	A *G	
		00003	R 000000	A *G	
13		00004	R 000044	A *G	
		00005	R 000000	A *G	
14		00006	R 000046	A *G	
15		00007	R 000357	A *G	FIM R6,357 /R6=14=-2 OCH R7=1111
			000010	R A=.	
16		00010	R 000162	A *G	ISZ R2,A /FORDROJNINGSLÖOP C:A 2 SEK.
		00011	R 000010	R *G	
17		00012	R 000163	A *G	ISZ R3,A
		00013	R 000010	R *G	
18		00014	R 000164	A *G	ISZ R4,A
		00015	R 000010	R *G	
19		00016	R 000165	A *G	ISZ R5,A
		00017	R 000010	R *G	
20		00020	R 000166	A *G	ISZ R6,A
		00021	R 000010	R *G	
					.EJECT



